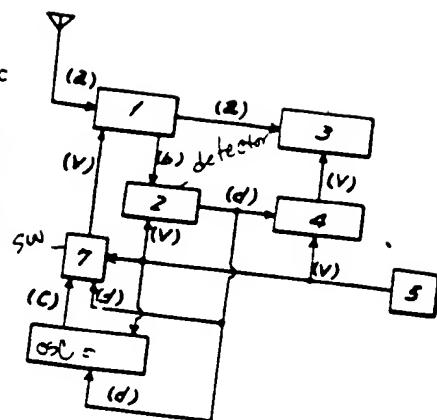


54) RECEIVER
 (1) 58-105632 (A) (43) 23.6.1983 (19) JP
 1) Appl. No. 56-204670 (22) 17.12.1981
 1) MITSUBISHI DENKI K.K. (72) MIKIO NAKAGAWA
 1) Int. Cl. H04B1/16, H04B7/24

PPOSE: To reduce power consumption by intermittently supplying electric power to a waiting circuit in waiting status.
INSTUTION: Square wave pulse signals are continuously applied from a monostable oscillating circuit 6 to a switching circuit 7 to intermittently drive the circuit 7. The circuit 7 supplies electric power to a low power circuit which operates in reception waiting status and actuates the circuit 1 only when the circuit 7 is on. At the reception of radio waves, a detection signal is outputted from a signal detecting circuit 2. The detection signal turns on a switching circuit 4 to actuate an ordinary receiving circuit. At the same time the operation of the monostable oscillating circuit 6 is stopped.

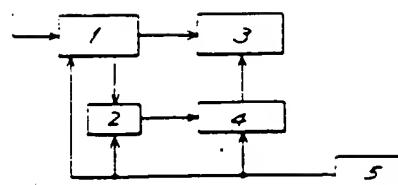


一般化第 1
 なわら、受
 ての比較的
 機の入力信
 情知する信号
 申し、スピー
 ド電力回路(3)、
 電力供給スイッチ

」回路(1)には、常
 てあり、大電力回
 路(4)の OFF動作に
 おかれている。
 やの当該受信機を駆
 出回路(2)により検出
 回路(4)の ON動作に
 おから電力の供給がな
 でスピーカより音声が

BEST AVAILABLE COPY

図 1 図

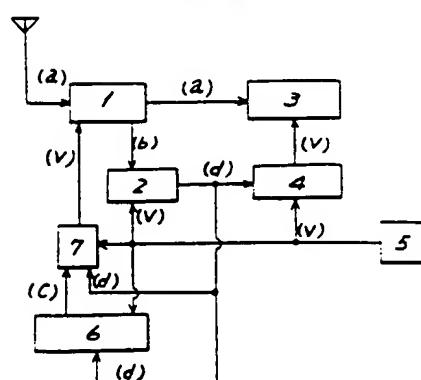


並と同一部分には同一番
二種受け状態における低
て数分の1に決定する单安
回路(6)からの出力によりON
つ回路(1)に電源(5)からの電
電源スイッチ回路である。
を動について説明する。
常に動作して矩形波パルス
でスイッチ回路(7)を間欠的に
低電力回路(1)を間欠的に
高電力回路(1)に電源(5)から
、電力供給をしない時間と
(1)から発生するパルスのデ
。したがつて、入力信号の
均的な消費電力は、上記バ
くらに定めるかにより決ま
安定発振回路(6)は低電力回
てはるかに小さい消費電力
まる。

でき、これにより、電源を
にかえることが容易となり
や、山頂などの専用電源の
がきわめて容易となる利点

図を示すブロック図、第2
極時間の長い受信装置に
を示すブロック図である。
…信号検出回路、(3)…大電
力供給スイッチ回路、(6)…
路（单安定発振回路）、(7)
ツチ回路。
号は同一もしくは相当部分

図 2 図



高野信一（外1名）

BEST AVAILABLE COPY